

I. KARTA PRZEDMIOTU

1. Nazwa przedmiotu: **PROGRAMOWANIE VHDL**
2. Kod przedmiotu: **Epv**
3. Jednostka prowadząca: **Wydział Mechaniczno-Elektryczny**
4. Kierunek: **Mechatronika**
5. Specjalność: **Zastosowanie informatyki w mechatronice**
6. Moduł: **Moduł informatyki i elektroniki**
7. Poziom studiów: **II stopnia**
8. Forma studiów: **niestacjonarne**
9. Semestr studiów: **I**
10. Profil: **ogólnoakademicki**
11. Prowadzący: **dr hab. inż. Jerzy Garus**

CEL PRZEDMIOTU

C1	Zapoznanie z zasadami komputerowego projektowania układów cyfrowych.
C2	Nabywanie umiejętności komputerowego projektowania układów cyfrowych.
C3	Ukształtowanie umiejętności użycia języka VHDL do implementacji układów cyfrowych.

WYMAGANIA WSTĘPNE W ZAKRESIE WIEDZY, UMIEJĘTNOŚCI I INNYCH KOMPETENCJI

1	Podstawowa wiedza z zakresu układów logicznych.
2	Podstawowa wiedza z zakresu techniki cyfrowej.

EFEKTY KSZTAŁCENIA

EK1	Ma uporządkowaną i podbudowaną teoretycznie wiedzę w zakresie zasad działania układów cyfrowych.
EK2	Zna strukturę wewnętrzną układów programowalnych, rozumie zasady ich programowania oraz zna zasady projektowania układów cyfrowych z ich wykorzystaniem.
EK3	Potrafi wykorzystać odpowiednie narzędzia sprzętowe i programowe do analizy i syntezy układów cyfrowych.
EK4	Potrafi zaprojektować prosty układ cyfrowy i zaimplementować go w języku VHDL z wykorzystaniem podstawowych cech języka oraz zasymulować jego działanie.
EK5	Ma świadomość odpowiedzialności za pracę własną oraz gotowość do podporządkowania się zasadom pracy w zespole i ponoszenia odpowiedzialności za wspólnie realizowane zadania.

TREŚCI PROGRAMOWE

WYKŁADY		Liczba godzin
W1	Przegląd technologii, rodzajów i architektur cyfrowych układów programowalnych.	2
W2	Koncepcja języka VHDL.	2
W3	VHDL. Modelowanie i implementacja układów kombinacyjnych.	2
W4	VHDL. Modelowanie i implementacja układów sekwencyjnych.	2
Razem		8
ĆWICZENIA		
Ć1	Modelowanie automatów o skończonej liczbie stanów w języku VHDL.	2
Razem		2
ZAJĘCIA LABORATORYJNE		
L1	Omówienie stanowiska dydaktycznego i zapoznanie z narzędziami projektowymi.	1
L2	Implementacja układów kombinacyjnych w języku VHDL.	2
L3	Implementacja układów sekwencyjnych w języku VHDL.	2
L4	Projektowanie cyfrowych bloków funkcjonalnych w języku VHDL.	2

L5	Weryfikacja projektu. Zaliczenie zajęć.	1
		Razem 8

NARZĘDZIA DYDAKTYCZNE

1	Notebook z projektorem
2	Tablica i kolorowe pisaki
3	Dedykowane stanowiska laboratoryjne
4	Stnowiska komputerowe z oprogramowaniem dydaktycznym

SPOSOBY OCENY

FORMUJĄCA

F2	Odpowiedź ustna	EK1-EK2, EK4
F3	Sprawozdanie z laboratoriów	EK2, EK4

PODSUMOWUJĄCA

P1	Praktyczne wykonanie projektu	EK3-EK5
----	-------------------------------	---------

OBCIĄŻENIE PRACĄ STUDENTA

Forma aktywności	Średnia liczba godzin na zrealizowanie aktywności	
	semestr	razem
Godziny kontaktowe z nauczycielem	18	18
Samodzielne opracowanie zagadnień	25	25
Konsultacje	4	4
Przygotowanie do wykładów i laboratoriów	20	20
Przygotowanie sprawozdań z ćwiczeń laboratoryjnych	8	8
SUMA GODZIN W SEMESTRZE	75	75
PUNKTY ECTS W SEMESTRZE	3	3

LITERATURA

PODSTAWOWA

1	J. Kalisz: Język VHDL w praktyce, WKŁ, Warszawa 2002
2	J. Pasierbiński: Układy programowalne w praktyce, Wydawnictwo Robomatic, Warszawa 2001
3	K. Shakhil: Język VHDL. Projektowanie programowalnych układów logicznych, WNT, warszawa 2002
4	M. Zwoliński: Projektowanie układów cyfrowych z wykorzystaniem języka VHDL, WKiŁ, Warszawa, 2007

UZUPEŁNIAJĄCA

5	J. Pasierbiński, W. Zbyliński: Układy programowalne w praktyce, WKŁ, warszawa 2002
---	--

PROWADZĄCY PRZEDMIOT

1	dr hab. inż. Jerzy Garus, j.garus@amw.gdynia.pl
---	---

Formy oceny

Efekt	Na ocenę 2	Na ocenę 3	Na ocenę 4	Na ocenę 5
EK2	<i>Zna strukturę wewnętrzną układów programowalnych, rozumie zasady ich programowania oraz zna zasady projektowania układów cufrowych z ich wykorzystaniem.</i>			
	Student nie zna i nie rozumie zasad projektowania oraz programowania układów cufrowych z wykorzystaniem układów programowalnych.	Student słabo zna i rozumie zasady projektowania oraz programowania układów cufrowych z wykorzystaniem układów programowalnych.	Student dobrze zna i rozumie zasady projektowania oraz programowania układów cufrowych z wykorzystaniem układów programowalnych.	Student doskonale zna i rozumie zasady projektowania oraz programowania układów cufrowych z wykorzystaniem układów programowalnych.
EK1	<i>Ma uporządkowaną i podbudowaną teoretycznie wiedzę w zakresie zasad działania układów cyfrowych.</i>			
	Ma brak wiedzy w zakresie zasad działania układów cyfrowych.	Ma nie pełną wiedzę w zakresie zasad działania układów cyfrowych.	Ma dobrą wiedzę w zakresie zasad działania układów cyfrowych	Ma bardzo dobrą wiedzę w zakresie zasad działania układów cyfrowych.
EK4	<i>Potrafi zaprojektować prosty układ cyfrowy i zaimplementować go w języku VHDL z wykorzystaniem podstawowych cech języka oraz zasymulować jego działanie.</i>			
	Nie potrafi praktycznie zrealizować oraz dokonać analizy dowolnego układu logicznego korzystając z języka VHDL.	Potrafi praktycznie zrealizować oraz dokonać analizy dowolnego układu logicznego korzystając z języka VHDL.	Potrafi z przedstawić opis i warunki działania, wybrać właściwą metodę projektowania i praktycznie zrealizować oraz dokonać analizy dowolnego układu logicznego korzystając z języka VHDL.	Potrafi bezbłędnie przedstawić opis i warunki działania, wybrać właściwą metodę projektowania i samodzielnie praktycznie zrealizować oraz dokonać analizy dowolnego układu logicznego korzystając z języka VHDL.
EK3	<i>Potrafi wykorzystać odpowiednie narzędzia sprzętowe i programowe do analizy i syntezy układów cyfrowych.</i>			
	Nie potrafi praktycznie wykorzystać odpowiednie narzędzia sprzętowe i programowe do analizy i syntezy układów cyfrowych.	Potrafi praktycznie wykorzystać odpowiednie narzędzia sprzętowe i programowe do analizy i syntezy układów cyfrowych.	Potrafi dobrze dobrać narzędzia sprzętowe i programowe do analizy i syntezy układów cyfrowych.	Potrafi bardzo dobrze dobrać odpowiednie narzędzia sprzętowe i programowe do analizy i syntezy układów cyfrowych.
EK5	<i>Ma świadomość odpowiedzialności za pracę własną oraz gotowość do podporządkowania się zasadom pracy w zespole i ponoszenia odpowiedzialności za wspólnie realizowane zadania.</i>			
	Nie ma świadomości odpowiedzialności za pracę własną i za wspólnie realizowane zadania..	Wykazuje odpowiedzialność za pracę własną. Potrafi podporządkować się zasadom pracy w zespole.	Wykazuje odpowiedzialność za pracę własną. Potrafi podporządkować się zasadom pracy w zespole i ponosić odpowiedzialność za wspólnie realizowane zadania.	Wykazuje odpowiedzialność za pracę własną, jest otwarty na wymianę myśli i nowe wyzwania. Potrafi podporządkować się zasadom pracy w zespole i ponosić odpowiedzialność za wspólnie realizowane zadania.